

SHANGHAI NORMAL UNIVERSITY TIANHUA COLLEGE

			13893
	201815		www.sthu.edu.cn
	<input checked="" type="checkbox"/>		
	<input checked="" type="checkbox"/>		
	31		2475
	2213		
	<input type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>
	<input checked="" type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>
	503		176
			2005
	2005		
300	14 22000	2005 4 31	, 27 92%
	5A		
300	2018 2019 2020 2021 2022		

	080710T		
			0807
			08
1			2005
2			2007
3			2019

		40
		5
		35
		10
		5
		5
		5
		5
		5

4.1 教师及开课情况汇总表

		26	
		9	33.33%
		19	70.37%
		27	100.00%
		13	48.15%
35		3	11.11%
36-55		16	59.26%
/		1:26	
		19	
		14	

4.2 教师基本情况表

									/
		1960.8							
		1964.6	Verilog HDL						
		1974.6							
		1981.1							
		1973.11	SOC						
		1983.8							
		1973.5							
		1953.11							
		1958.9							
		1957.11							
		1973.9							
		1971.1							

		1977.9							
		1982.2							
		1970.11	FPGA						
		1954.8							
		1965.4							
		1958.4							
		1983.8							
		1978.5							
		1978.11							
		1986.1							
		1986.10	CAD						
		1984.12	C						
		1979.8							
		1994.8							
		1991.9							

4.3.专业核心课程表

课程名称	课程总学时	课程周学时	拟授课教师	授课学期
	16	1		1
	32	2		1
C	48	3		2
	32	2		3
	48	3		3
	48	3		4

	48	3		4
	48	3		4
	48	3		5
	32	2		5
Verilog HDL	48	3		5
FPGA	32	2		5
	48	3		5

	1987 1						
	CJJ/T310-2021						
	<p>1.</p> <p>1 14 EMC 2018.10-2020.12</p> <p>2</p> <p>2016YFB1200602-02</p> <p>3</p> <p>2016YFB1200602-31</p> <p>4 2019.10-2020.12</p> <p>5</p> <p>2020.09-2020.12</p> <p>6</p> <p>2.</p> <p>9312006Y0939</p>						

	49		82
	288		6

注：

	Verilog HDL						
	2002						
	<p>1.</p> <p>1 2020-2021</p> <p>2 STEAM 2019-</p> <p>2020</p> <p>3 - 2019-2020</p> <p>4 - 2018-2019</p> <p>5 - 2018-</p> <p>2019</p> <p>6 -</p> <p>2018-2019</p> <p>7 2015-2016</p> <p>2.</p> <p>[1] , , , . [J]. ,2020(09):45-49.</p> <p>[2] , , , . [J]. ,2020(01):45-49+59.</p> <p>[3] , , , . [J]. ,2019(04):29-33.</p> <p>[4] , , , , . [J]. ,2019(03):35-40.</p> <p>[5] , , , . [J]. ,2018(03):51-56.</p> <p>[6] , , , , . [J]. ,2018(02):55-58.</p> <p>[7] , . Zigbee Bluetooth [J]. ,2019,41(03):135-138.</p> <p>[8] , , , , . [J]. ,2018(01):1-6.</p> <p>[9] , , , , . [J]. ,2018(02):64-68.</p>						

	3. 1 2017 2 2014 4. 2014 5		
 30 150 2		
	20		200
	192		11

注：

2002

	2010 7						
	<p>1.</p> <p>1 ZZGJ39-15 2016.06-2017.06</p> <p>2 2018.04-2021.04</p> <p>2.</p> <p>[1] , , , . - [J]. , 2021(20):13-15.</p> <p>[2] , , , . [J]. , 2020(27):197-201,214.</p> <p>[3] , , , . [J]. , 2018(21):213-315.</p> <p>[4] , , , . [J]. , 2018(05): 39-42.</p> <p>3.</p> <p>2018-2020</p> <p>1 5 2 5 4 1</p>						
	<p>2016 12</p> <p>1.</p> <p>1 2019.04-2020.04</p> <p>2 2018.04-2019.04</p> <p>2.</p> <p>[1] Yuanyuan Gu, Yueming Fu, Hui Lu, and Yan Cui. The theoretical calculation and characteristic analysis of Yb doped fiber laser[C]. ITOEC</p>						

	<p>2020 2020(9):1290-1294.</p> <p>[2] Yuanyuan Gu, Yueming Fu, Hui Lu, and Yan Cui. Study on key technologies of high power fiber bragg grating laser[C]. ITAIC 2019, 2019: 1850-1853.</p> <p>[3] Yuanyuan Gu, Yueming Fu, Hui Lu, and Yan Cui. High power high efficiency diode laser stack for processing[C], ICAET 2018.</p> <p>[4] Yuanyuan Gu, Yueming Fu, Hui Lu, and Yan Cui. Study on the technique of beam coupling for high power diode laser stack[C]. AMMSE 2018.</p> <p>[5] Yuanyuan Gu, Yueming Fu, Hui Lu, and Yan Cui. The beam characteristics of high power diode laser stack[C], ICAET 2017.</p> <p>3.</p> <p>2016 12</p>		
	60		3
	600		30

注：

	SOC						
	2001 7						
	FPGA						
	<p>1.</p> <p>1 2021</p> <p>2 2021</p> <p>3 2020</p> <p>2.</p> <p style="text-align: right;">"</p> <p style="text-align: center;">A Facial Expression Recognition System for Smart Learning Based on YOLO and Vision Transformer (ICCAI-2021)</p>						
	<p>1. EI :</p> <p>[1] Jingxin Liang, Dong Wang, and Xufeng Ling. Image Classification for Soybean and Weeds based on ViT[C]. MMSE2021.</p> <p>[2] Xufeng Ling, Jingxin Liang, and Jie Yang. A Self-Attention based Method for Facial Expression Recognition[C]. ICCAI-2021:191-195.</p> <p>2.</p> <p style="text-align: center;">:</p> <p>1 (ZL2008 1 0204895.5)</p> <p>2 (ZL2008 1 0044132.9)</p> <p>3 (ZL2011 1 0419357.X)</p> <p>4 Method, Device and Baseband Chip for Receiving Service in a Communication System (US8,977,913 B2)</p> <p>5 (ZL1011 1 0431051.6)</p> <p>6 Method and Apparatus for Demodulating Downlink Channel in</p>						

	Communication System and Baseband Chip (US 9,077,416 B2) 7 (ZL2012 1 0058708.3) 8 Method and Apparatus for Acquiring Estimated Value of Transmitted Signal of System-on-Chip (US 9,-25,649 B2) 9 (ZL2012 0174864.6) 10 (ZL2012 1 0521020.4) 11 (ZL2012 1 0521016.6) 12 (ZL2013 1 0727930.2)		
	16		52
	C 360		8

注：

	1508		981
	600		
	3034.38		
	19		
	FPGA		
	2000		1500
	4		

主要教学实验设备情况表

		10	2021	3430000
	NF-5035S	1	2021	28100
	GCC FL-30	1	2021	260000
		25	2021	97500
		25	2021	95000
	DS1102E/ MSO5104	2	2021	42000
		7	2020	2070000
PCB	Dell	5	2020	305800
EDA	Dell	6	2020	322600
		5	2020	455000
AIoT KIT		2	2020	594480
IoT	AIoT Kit	4	2020	961350
	ECS-EXT-STHU-STM	50	2020	217150

		17	2020	976800
		1	2020	480000
3D (FDM)	Uitimaker S3	1	2019	57800
3D (SLA)	From SLA	1	2019	52000
3D	Ireal plus	1	2019	125000
3D	Mini2	5	2019	9995
		8	2018	42000
		2	2018	8000
	3DSS-4MLED-III	1	2016	193800
3D	UP PLUS2	5	2016	10533.3
FPGA	DE2-70	34	2015	84728
		30	2015	7380
	Globsl Classic SR	1	2014	620200
	GPS-2302C	24	2014	29400
	GPM-8212	12	2014	48720
	GSP-830	1	2014	28500
	GOS-6103C	2	2014	15820
	GDS-3152	3	2014	49800
	DS0222	2	2014	15600
	NI ELVIS2	2	2014	84200
	SFG	24	2014	40320
	GSG-120	1	2014	10500
	U1253B	1	2014	3200
	LPKF ProtoMat S62	1	2012	158000
	GDS-1062	63	2012	204120
	AT850B	30	2012	10000
	AT936	106	2012	16960
	MS8221A	93	2012	4650
	DELL OptiPlex3046	625	2018	2812500

1.

2020

28

2021

/

2025

2.

1

17

2012

2012

2016

2020

+

3

1

2

2

1

13

2

13

PCB

DSP

15

500

3

2019

2021

4

22

2018

5

59		31	52.54%		51	
86.44%	15	3		40	23	45.1%
	29	49.15%				

EDA

1

1

2

3

4

2

1

2

3

4

3.

1

EDA

2

3

4

5

4.

4

6

1

169

2

1

2

C

3

Verilog HDL

FPGA

4

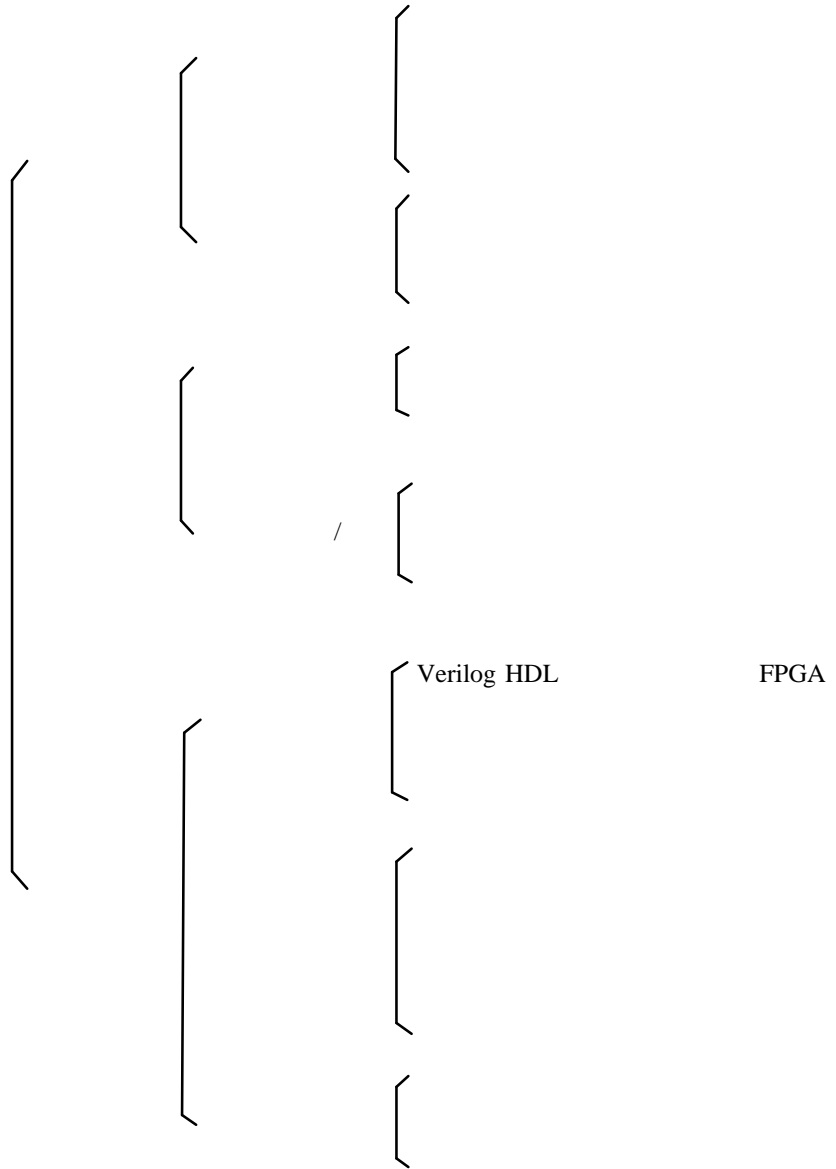
SOC

5

CAD

6

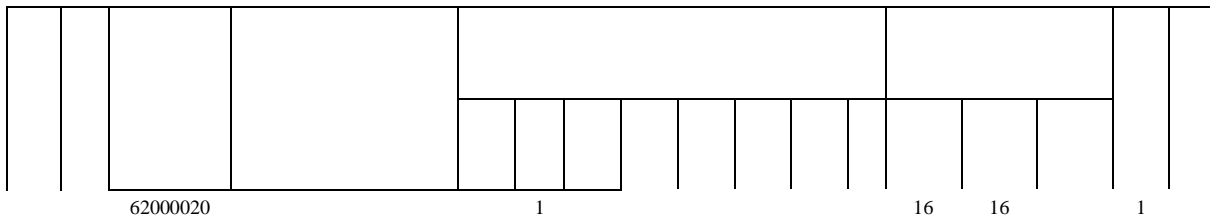
1



1

			%		%
		64	37.9%	1104	46.9%
		12	7.1%	192	8.2%
		25	14.8%	432	18.4%
		17	10.0%	272	11.5%
		10	5.9%	160	6.8%
		12	7.1%	192	8.2%
		29	17.2%		
(23.5	13.9%	376	16.0%
		169	100.0%	2352	100.0%

		61000270		3								48	32	16	3	
		61000220				5						80	64	16	5	4
		61000280				3						48	48		3	
		61000240				3						48	48			



		04100010		1							16	16		1	
		01100190		2							32	24	8	2	
		02100120	C		3						48	32	16	3	2
		61100010				2					32	32		2	

	62600043		2	2														0.5
	62600042			1														0.5
	62600061			1														0.5
	62600062					1												0.5
	62600063							1										0.5
	62600064									1								0.5
	63600010			1														1
	02600060					1												1
	02600080					2												2
	02600010						4											4
	02600040							4										4
	02600050								4									4
	02620020								2									2
	02620030									16								8
																	43	29

02400510		5	32	2
02200030		5	48	3
02200040		6	48	3
02200050		6	48	3
02400520		7	32	2
02400530	SOC	7	32	2

		01220051		32	2
		02300050		32	2
		01320120		32	2
		02300010	CAD	32	2
		02300080		32	2
		02400550		32	2
		02320100		32	2
		02210010		32	2
		02100060		32	2
		02200070		32	2
		02420180		32	2
		02400540		32	2

总体判断拟开设专业是否可行	<input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否
---------------	--

天华学院通过腾讯线上会议组织召开了“集成电路设计”专业申报论证会。会议邀请了上海师范大学、上海应用技术大学、上海电机学院、上海立信会计金融学院、上海交通职业技术学院等专家组成专家组，对申报专业进行了论证。专家组认为，该专业符合国家战略性新兴产业需求，具有良好的发展前景。学院具备相应的办学条件，同意申报。

专家组评审意见：

2022年6月21日，上海师范大学

可行，操作性强。该专业具备实力较强的师资队伍。教师队伍由校内专职教师、其他高校兼职教师以及从企业聘请的具有丰富实践经验的企业导师组成，结构合理。该专业具有良好的教学与实验实践条件，实践教学环节能够充分利用现有校内实训基地和校企合作基地。

2.5. 所申报专业教师以及从企业聘请的具有丰富实践经验的企业导师组成，结构合理。

4. 所申报专业具有良好的教学与实验实践条件，实践教学环节能够充分利用现有校内实训基地和校企合作基地。

专家组认为所申报专业已具备了相应的办学条件，同意申报。进一步加强引进和培养高水平的年青教师队伍，进一步加强教学实验室以及相关平台的建设。

专家组建议进一步引进和培养高水平的年青教师队伍，进一步加强教学实验室以及相关平台的建设。

拟招生人数与人才需求预测是否匹配

是 否

开设的基本条件是否符合质量国家标准	教师队伍	<input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否
	实践条件	<input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否
	经费保障	<input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否

本专业开设符合教学

：

职称	单位	职位	签名
教授、博导	复旦大学	微电子学院副院长	曾晓洋
教授、博导	上海交通大学		

专家签字

姓名

曾晓洋

朱其昌